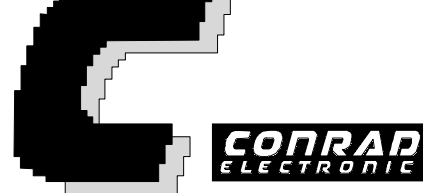
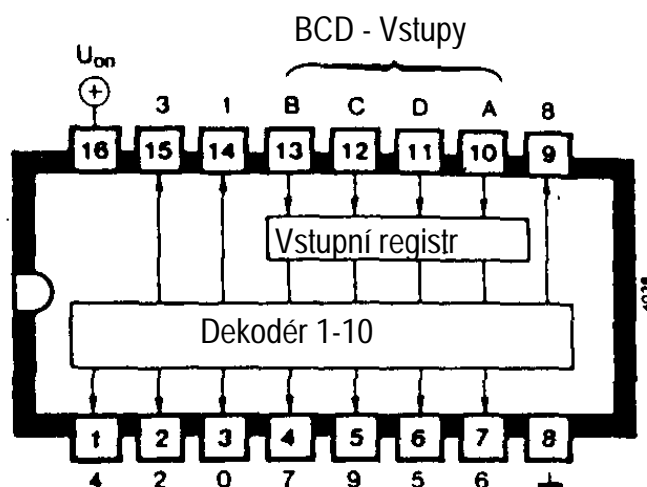


Dekoder z BCD kódu do desítkového IO 4028



Objednací číslo: 17 28 12



Popis

Tento integrovaný obvod dekóduje standardní 4-bitový BCD kód na deset výstupů. Je možno dekódovat také 3-bitový vstup na 8 výstupů

Provoz

BCD-kód je přiváděn na vývody 10 až 13, kde A je nejnižší byt 2^0 a D bit nejvyšší 2^3 . Výstupní signál předjde do stavu napětí *High*, ostatní vývody jsou na *Low*. Výstupní proud je 1 mA při 5 V a 2 mA při 10 V.

Pokud je například na vstupu A=1, B=1, C=1 a D=0, pak bude sepnut vývod 7 a ostatní zůstanou na *Low*. Pokud je přiveden neplatný BCD kód (větší než 1001), zůstávají všechny vývody ve stavu *Low*. Pozor! Dřívější verze tohoto obvodu při neplatném kódu spínaly při neplatném vstupu „10“, „12“, „14“ vývod „8“ a při neplatném vstupu „11“, „13“, „15“ vývod „9“.

Pokud má být z integrovaného obvodu vytvořen dekodér 1-8 je nutné uzemnit vstup D. Jeden z výstupů bude nastaven na *High* podle situace na vstupech A, B a C. Zbytek vývodů je nastaven na *Low*. Číslování výstupů zůstane správné pouze

pro normální binární kód. Výstupy se dají jednoduše uzpůsobit pro jakýkoliv jiný kód.

Použití

Změna kódu, dekódování adres, řízení výběru.

Technické parametry

Voltů:	5 V	10 V
Zpoždění výsledku	250 ms	100 ms
Odběr proudu při 1 MHz a nezátížených výstupech	0,25 mA	0,5 mA

Výrobci

FA, MOT, NS, RCA, SGS, SOL, SSS, VA

Změny vyhrazeny!