

FRAGE:

Wie ist die Belegung der MPI/DP-Schnittstelle definiert?

ANTWORT:

Die MPI/DP-Schnittstelle ist wie folgt belegt:

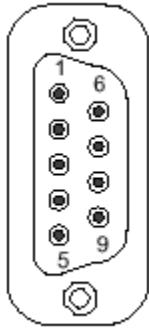


Bild 1: Steckerbelegung

Pin-Nr:	Kurzbezeichnung	Bedeutung	Ein-/Ausgang
1	NC	Pin 1 ist nicht beschaltet	-
2	M24 EXT	M24 EXT Rückleiter (GND) der 24V-Versorgung. Die Strombelastung durch einen externen Verbraucher, der zwischen P24 EXT und M24 EXT angeschlossen wird, darf max. 150mA betragen.	Ausgang
3	LTG_B	Signalleitung B der MPI-Baugruppe	Ein-/Ausgang
4	RTS_AS	RTS_AS, Steuersignal für Empfangs-Datenstrom. Das Signal ist "1" aktiv, wenn die direkt angeschlossene AS sendet.	Eingang
5	M5 EXT	M5 EXT Rückleiter (GND) der 5V-Versorgung. Die Strombelastung durch einen externen Verbraucher, der zwischen P5EXT und M5EXT angeschlossen wird, darf max. 90 mA betragen.	Ausgang
6	P5 EXT	P5 EXT Versorgung (+5 V) der 5V-Versorgung. Die Strombelastung durch einen externen Verbraucher, der zwischen P5EXT und M5EXT angeschlossen wird, darf max. 90mA betragen.	Ausgang
7	P24 EXT	P24 EXT Versorgung (+24 V) der 24V-Versorgung. Die Strombelastung durch einen externen Verbraucher, der zwischen P24 EXT und M24 EXT angeschlossen wird, darf max. 150mA betragen.	Ausgang
8	LTG_A	Signalleitung A der MPI-Baugruppe	Ein-

			/Ausgang
9	RTS_PG	RTS-Ausgangssignal der MPI-Baugruppe. Das Signal ist "1", wenn das PG/AG sendet.	Ausgang
Schirm		Steckergehäuse	

Tabelle 1: Belegung MPI/DP-Schnittstelle

Die Pins 2 und 7 (P24 EXT, M24 EXT) sind nur bei den 300er und 400er CPU's sowie beim RS 485 Repeater for Profibus belegt.

Beitrags-ID:3001321 **Datum:**05.02.2003

[!\[\]\(0f848bbd71cef6b345273b16f905912a_img.jpg\) english](#)
[!\[\]\(d873c0073cfd3b74a7c9b5ca09bad0c7_img.jpg\) français](#)
[!\[\]\(9126fbb278b6412ee8b215b5e71dadba_img.jpg\) italiano](#)
[!\[\]\(bb3ac0ef9759920456d29214b9245205_img.jpg\) español](#)