

JP FC SAMPLE**Weidmüller Interface GmbH & Co. KG**

Klingenbergstraße 16

D-32758 Detmold

Germany

Fon: +49 5231 14-0

Fax: +49 5231 14-292083

www.weidmueller.com



Custodia piccola per collegamento con cavo fisso su entrambi i lati. La guarnizione è data da passacavi. Metallo fuso può essere utilizzato nella custodia, ottenendo così il grado di protezione IP68. L'esecuzione è ideale per equipaggiamenti successivi ed è adatta al montaggio diretto sui sensori.

Dati generali per l'ordinazione

Tipo	JP FC SAMPLE
Nr.Cat.	1933690000
GTIN (EAN)	4032248586691
CPZ	1 Pezzo

JP FC SAMPLE

Weidmüller Interface GmbH & Co. KG

Klingenbergstraße 16

D-32758 Detmold

Germany

Fon: +49 5231 14-0

Fax: +49 5231 14-292083

www.weidmueller.com

Dati tecnici

Dimensioni e peso

Lunghezza	51 mm	Lunghezza (pollici)	2,008 inch
Larghezza	14,4 mm	Larghezza (pollici)	0,567 inch
Posizione verticale	36 mm	Altezza (pollici)	1,417 inch
Peso netto	10,94 g		

Conformità ambientale del prodotto

REACH SVHC	Lead 7439-92-1
------------	----------------

Dati tecnici JACKPAC®

CTI	≥ 200	Classe d'infiammabilità UL 94	V-0
Colabilità	Sì	Collegamento trasversale	No
Contatto con guida di supporto	No	Gruppo materiali isolanti	IIIa
Materiale isolante	PBT GF	Numero di circuiti stampati per modulo	1
Numero di collegamenti	2	Numero di livelli di collegamento	1
Potenza dissipata max.	0,4 W	Spessore circuito stampato	1 mm
Tipo di contatto per circuito stampato	Collegamento a saldare, diretto	Tolleranza del profilo del circuito stampato	±0,1 mm
Umidità relativa durante l'immagazzinaggio, max.	80 %		

Classificazioni

ETIM 4.0	EC002600	ETIM 5.0	EC002600
ETIM 6.0	EC000437	eClass 6.2	27-14-91-07
eClass 7.1	27-14-91-07	eClass 8.1	27-14-91-07
eClass 9.0	27-44-02-02	eClass 9.1	27-44-02-02

Approvazioni

ROHS	Conforme
------	----------

Downloads

Brochure/Catalogo	FL FIELDWIRING EN
Dati ingegneristici	WSCAD

JP FC SAMPLE

Weidmüller Interface GmbH & Co. KG
Klingenbergstraße 16
D-32758 Detmold
Germany
Fon: +49 5231 14-0
Fax: +49 5231 14-292083
www.weidmueller.com

Disegni**Disegno del circuito stampato**